

北京大学信息工程学院集成电路可依赖性设计

集成电路可靠性设计/安全性设计/可测性设计方向(崔小乐课题组)

博士后研究人员招聘启事

院系/所/中心 (School)	信息工程学院
课题组负责人 (Head of research group)	崔小乐
课题组研究专业/方向 (Department/Area)	集成电路可靠性设计、安全性设计、可测性设计
年薪标准(Annual Salary)	1.北京大学深圳研究生院待遇： a)基本工资：税前 12 万； b)绩效奖金：课题组每年根据工作成果给予绩效奖金； 2.深圳市政府补助：依据深圳市相关政策开题考核、中期考核、期满考核，可按规定申请深圳市博士后生活补贴 36 万；
职位描述(Position Description)	博士后
申请人基本条件(Basic Qualifications)	1. 电子信息类专业博士毕业 2. 有集成电路与系统领域的主流期刊会议论文发表经验 3. 有嵌入式计算系统的软硬件开发经验
申请人附加条件(Additional Qualifications)	
申请材料 (Applicant Documents)	1. 博士毕业证书和博士学位证书 2. 简历及学术代表作 3. 其它可说明工作能力的辅助材料
联系人 (Contact Information)	崔小乐, cuixl@pkusz.edu.cn
备注 (Remark)	
截止时间 (Due Date)	长期有效